



C.P. 16 – 162, 062510 – BUCUREȘTI
tel. 021.4113617, fax 021.4114280

e-mail. office@matrixrom.ro, www.matrixrom.ro

Proiectarea circuitelor integrate digitale folosind limbajul Verilog

Capitolul 1. Introducere

Capitolul 2. Proiectarea circuitelor integrate digitale

Capitolul 3. Introducere in Verilog

Capitolul 4. Descrierea circuitelor integrate digitale la nivel RTL

Capitolul 5. Descrierea si sinteza sistemelor logice de ordinul doi (Automatele Mealy si Moore)

Capitolul 6. Operatori, parametri si module parametrice

Capitolul 7. Operatii aritmetice si de comparare in Verilog

Capitolul 8. Memorii

Capitolul 9. Notiuni de baza de management de proiect si metodologia de lucru folosita de designer/echipa de proiect

Anexa A

Bibliografie