



C.P. 16 – 162, 062510 – BUCUREȘTI

tel. 021.4113617, fax 021.4114280

e-mail. office@matrixrom.ro, www.matrixrom.ro

Programarea cu limbaje de descriere hardware.

Aplicatii in limbajul VHDL

Capitolul 1. Configurarea structurilor hardware reprogramabile de tip FPGA cu Xilinx ISE

Capitolul 2. Programarea structurilor hardware reprogramabile prin descrieri cu specificatii concurente

Capitolul 3. Programarea structurilor hardware reprogramabile prin descrieri cu specificatii secventiale

Capitolul 4. Testarea modulelor digitale descrise in VHDL

Capitolul 5. Proiectarea automatelor secventiale cu limbajul VHDL

Capitolul 6. Model de proiectare a unui modul digital in limbajul de descriere hardware VHDL

Capitolul 7. Utilizarea subprogramelor si package-urilor in limbajul VHDL

Anexa 1

Anexa 2