



C.P. 16 – 162, 062510 – BUCUREȘTI

tel. 021.4113617, fax 021.4114280

e-mail. office@matrixrom.ro, www.matrixrom.ro

Simularea si optimizarea arhitecturilor de calcul in aplicatii practice

Capitolul 0. Simulatorul. Ce este? Este necesara simularea? Metodologii de simulare

Capitolul 1. Arhitectura microprocesoarelor MIPS R2000/R3000

Capitolul 2. Investigatii arhitecturale utilizand simulatorul DLX

Capitolul 3. SATSIM: Simularea arhitecturilor superscalare folosind animatie interactiva

Capitolul 4. Simularea interfetei procesor - cache pentru o arhitectura risc superscalara parametrizabila

Capitolul 5. Imbunatatirea sistemului ierarhizat de memorie prin arhitecturi de tip "selective victim cache"

Capitolul 6. Implementarea schemelor clasice de predictie procesoarele superscalare avansate

Capitolul 7. Predictor neuronal de ramificatii program

Capitolul 8. Dezvoltarea de simulatoare sub mediul simplescalar utilizand BENCHMARK-urile SPEC

Capitolul 9. Extinderea mediului simplescalar cu modul de masurare a gradelor de localitate

Capitolul 10. Implementarea unor tehnici de predictie dinamica a valorilor

Capitolul 11. Probleme propuse spre rezolvare

Capitolul 12. Indicatii de solutionare

Capitolul 13. Ce contine CD-ul?

Anexa I. SATSIM:Ghid de utilizare

Anexa II. Pseudo-translator pentru SATSIM

Anexa III. Definirea setului de instructiuni

Anexa IV. Definirea apelurilor de system

Anexa V